



MSO 또는 LA?

어떤 툴이 적합할까요?

| | 혼합 신호 오실로스코프(MSO) MSO4000 시리즈 | 로직 애널라이저(LA) TLA5000B, TLA7000 시리즈 |
|---------------------------|---|---|
| 사용 편의성 | MSO는 오실로스코프와 같은 외관과 느낌을 갖고 있으며 작동이 간단합니다. | LA는 특화되고 분석적이며 상세 환경을 제공하므로 디지털 신호를 디버그할 수 있습니다. |
| 채널 요구 사항 | 애플리케이션에 16개 이하의 채널이 필요한 경우 MSO가 이상적인 솔루션입니다. | 애플리케이션에 16개 이상의 채널이 있는 경우 LA가 적합합니다. |
| 트리거링의 필요성 | 애플리케이션에 일반 트리거링만 필요하고 다중 상태 조건부 트리거링이 필요하지 않은 경우에는 MSO가 적합합니다. | 애플리케이션에 여러 조건이 참이어야 하거나, 트리거 카운터나 타이머 기능이 필요한 경우에는 LA를 선택하십시오. |
| 비동기식 또는 동기식 획득 | MSO는 비동기식 샘플링만 제공합니다. MSO는 오실로스코프처럼 내부 클럭을 사용하여 데이터를 샘플링합니다. MSO는 정확한 타이밍 측정이 필요한 애플리케이션에 적합합니다. | LA는 동기식 및 비동기식 샘플링을 제공합니다. 시스템 클럭을 사용하여 데이터를 장비에 클럭할 수 있습니다. |
| 아날로그 및 디지털 데이터의 상관 | 애플리케이션이 같은 테스트 대상(DUT)에서 아날로그 및 디지털 신호를 상관시키는 기능이 필요로 한다면 MSO가 이상적입니다. | LA는 iView™을 사용하여 아날로그 및 디지털 도메인을 상관시킬 수 있습니다. 이 기능은 완전 기능형의 텍트로닉스 로직 애널라이저와 텍트로닉스 오실로스코프를 함께 사용할 수 있도록 해 줍니다. |

일부 경우에는 MSO와 LA 모두 적합한 선택이 될 수 있습니다.

MSO 또는 LA?

하단의 차트와 컬러 코드를 이용하여 애플리케이션에 적합한 툴을 선택하십시오.

■ 탁월

■ 양호

■ 취약

| 애플리케이션 | 혼합 신호 오실로스코프(MSO4000) | 로직 애널라이저(TLA5000B, TLA7000) |
|--|---|---|
| 마이크로프로세서 | <ul style="list-style-type: none"> 4, 8 또는 16비트 CPU에서 타이밍 분석과 아날로그 및 디지털 데이터의 상관에 적합한 솔루션 | <ul style="list-style-type: none"> 16비트 이상의 μP에 적합한 솔루션 다양한 마이크로세서를 위한 지원 패키지 및 프로빙 솔루션 디스에셈블리 기능 제공 |
| 마이크로컨트롤러 | <ul style="list-style-type: none"> 임베디드 마이크로컨트롤러 애플리케이션에 이상적임 | <ul style="list-style-type: none"> 16비트 이상 인터페이스 기반 마이크로컨트롤러에 적합한 솔루션 디스에셈블리 기능 제공 |
| 저속 메모리 | <ul style="list-style-type: none"> 플래시 및 SDRAM 유형의 애플리케이션에 적합 | <ul style="list-style-type: none"> 저속 메모리 애플리케이션에 적합한 솔루션 MSO보다 높은 비용 |
| 고속 메모리 | <ul style="list-style-type: none"> 대부분의 고속 메모리는 MSO의 성능보다 뛰어남 | <ul style="list-style-type: none"> DDR, DDR-2 등의 고속 메모리에 탁월한 솔루션 (채널 수와 성능이 그 요인) 다양한 지원 패키지 및 프로빙 솔루션 |
| 저속 직렬 버스 (CAN, SPI, I ² C...) | <ul style="list-style-type: none"> 저속 직렬 버스 지원 및 트리거링이 내장되어 있어, HW/SW 검증에 위한 버스 디코딩 가능 | <ul style="list-style-type: none"> 직렬 버스를 다른 버스와 상관시켜야 하는 경우, iView™로 전체 시스템 가시성을 위한 훌륭한 솔루션 제공 저속 직렬 버스 디코딩에 최적화되지 않음 |
| 고속 직렬 버스 (PCI, PCI-Express...) | <ul style="list-style-type: none"> 대부분의 고속 직렬 버스는 MSO의 성능보다 뛰어남 | <ul style="list-style-type: none"> 전체 버스의 검증을 위한 훌륭한 솔루션 |
| SW 검증 | <ul style="list-style-type: none"> 저속 직렬 프로토콜 애플리케이션에 이상적 디스에셈블리를 제공하지 않음 | <ul style="list-style-type: none"> 16비트 이상의 버스 폭에 이상적인 솔루션 소스 코드 실행을 추적하고 최적화하는 기능 |
| DAC/ADC | <ul style="list-style-type: none"> DAC/ADC 애플리케이션에 이상적 시간 상관 아날로그 및 디지털을 모두 보여주는 기능 | <ul style="list-style-type: none"> iView™ 디스플레이를 통해 24비트/32비트 DAC/ADC 검증 가능 LA는 그래프 디스플레이에서 버스 값을 볼 수 있음 |
| FPGA | <ul style="list-style-type: none"> 타이밍 분석과 아날로그 및 디지털 데이터의 상관에 적합한 솔루션 | <ul style="list-style-type: none"> 16채널 이상 검증 상대 기계 작동 검증 상대 기계를 다른 채널 및 버스와 상관 상태 획득을 통해 상대 기계 검증 FPGA 지원 패키지 사용 가능 |

3GK-19999-0

일부 경우에는 MSO와 LA 모두 적합한 선택이 될 수 있습니다.