



MSO或LA?

哪一種才是最適合您的工具？

	混合訊號示波器 (MSO) MSO4000 系列	邏輯分析儀 (LA) TLA5000B、TLA7000 系列
使用簡易性	MSO 的使用方式和示波器相同，且操作一樣簡單。	LA 提供專門、更具分析性與深度的環境，可進行數位訊號的除錯。
通道需求	若您的應用需要 16 個 (含) 以下的通道，則 MSO 為理想的解決方案。	若您的應用常超過 16 個通道，則 LA 是符合您需求的最佳選擇。
觸發需要	若您的解決方案只需簡單而非多重狀態的條件性觸發，則 MSO 為理想的解決方案。	若您的應用需要多個為真的條件，或需要觸發計數器或計時器資源，請選擇 LA。
非同步或同步擷取	MSO 只提供非同步取樣。 如同示波器，MSO 使用內部時脈來進行資料取樣，最適於使用在需要進行精確時序量測的應用。	LA 同時提供了同步與非同步取樣。 LA 可利用您的系統時脈，將資料計時饋入儀器。
類比與數位資料的關聯	若您的應用需具備在相同的儀器上建立類比與數位訊號的關聯之能力，則 MSO 為理想的解決方案。	LA 透過 iView™，提供了建立類比與數位資料關聯的能力。此一功能可讓您使用 Tektronix 示波器搭配全功能的 Tektronix 邏輯分析儀。

請記住，在某些情況下，兩種儀器可都作為正確選擇。

MSO或LA?

請利用下列圖表與色彩編碼項目符號，協助您選擇適合您應用的正確工具。

■ 優

■ 良好

■ 弱

應用	混合訊號示波器 (MSO4000)	邏輯分析儀 (TLA5000B、TLA7000)
微處理器	<ul style="list-style-type: none"> 進行時序分析，以及在建立 4、8 或 16 位元 CPU 上之類比與數位資料關聯時的良好解決方案 	<ul style="list-style-type: none"> 高於 16 位元之 μP 的理想解決方案 支援各種微處理器的封裝與探棒解決方案 提供反組譯功能
微控制器	<ul style="list-style-type: none"> 適合嵌入式微控制器應用 	<ul style="list-style-type: none"> 具備高於 16 位元介面之微控制器的良好解決方案 提供反組譯功能
低速記憶體	<ul style="list-style-type: none"> 非常適合 Flash 與 SDRAM 類型應用 	<ul style="list-style-type: none"> 低速記憶體應用的良好解決方案 成本較 MSO 為高
高速記憶體	<ul style="list-style-type: none"> 大多數的高速記憶體都超越了 MSO 的效能 	<ul style="list-style-type: none"> 高速記憶體的絕佳解決方案，例如 DDR 與 DDR-2 (基於通道計數與效能) 各種支援套件與探棒解決方案
低速串列匯流排 (CAN、SPI、I ² C.....)	<ul style="list-style-type: none"> 具有內建的低速串列匯流排支援與觸發功能，可針對 HW/SW 驗證進行匯流排的解碼 	<ul style="list-style-type: none"> 若您需要建立串列匯流排與其他匯流排間的關聯，iView™ 顯示提供了系統完整能見度的良好解決方案 對於低速串列匯流排解碼並非最佳的方法
高速串列匯流排 (PCI、PCI-Express.....)	<ul style="list-style-type: none"> 大多數的高速串列匯流排都超越了 MSO 的效能 	<ul style="list-style-type: none"> 驗證整個匯流排的絕佳解決方案
SW 驗證	<ul style="list-style-type: none"> 適合低速串列通訊協定應用 未提供反組譯 	<ul style="list-style-type: none"> 匯流排寬度超過 16 位元的理想解決方案 追蹤原始碼執行與最佳化的能力
DAC/ADC	<ul style="list-style-type: none"> 適合 DAC/ADC 應用 可同時檢視類比與數位時間關聯的能力 	<ul style="list-style-type: none"> 可讓您驗證 24 位元/32 位元 DAC/ADC的iView™ 顯示 LA 可讓您以圖表顯示檢視匯流排數值
FPGA	<ul style="list-style-type: none"> 進行時序分析，以及建立類比與數位資料關聯時的良好解決方案 	<ul style="list-style-type: none"> 驗證超過 16 個通道 驗證 state machine 運作 建立 state machine 與其他通道及匯流排的關聯 利用狀態擷取來驗證 state machine 可使用 FPGA 支援套件

3GT-19999-0

請記住，在某些情況下，兩種儀器可都作為正確選擇。