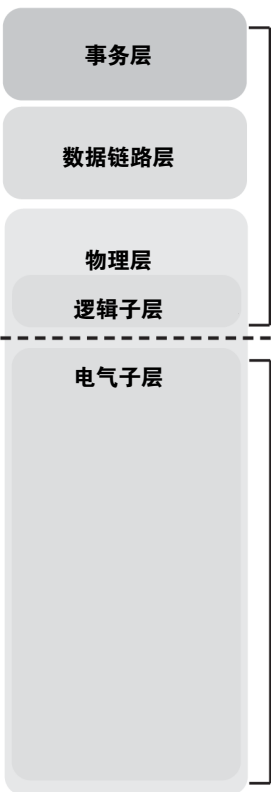


泰克 PCI Express® 解决方案

为事务层、链路层和物理层测试提供的最强大的、最完整的测试方案

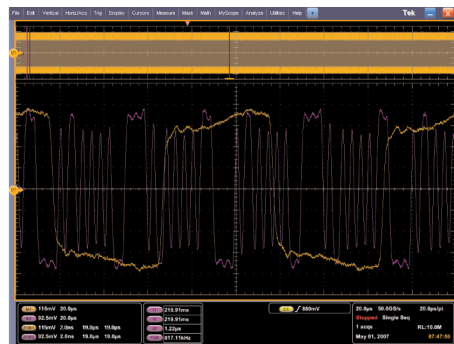
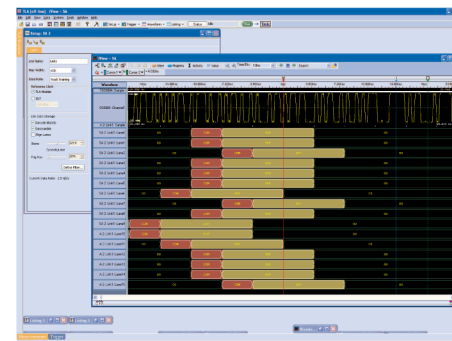
PCI Express®是为各种计算平台和通信平台设计的高性能通用I/O互连。PCI Express® v. 1.1 支持 2.5GT/s 的单路数据速率，2.0 采用 8b/10b 编码，把该速率提高一倍，达到 5GT/s。PCI Express® v. 3.0 提供了 8GT/s 链路，使用数据加扰，把 2.0 的数据速率又提高了一倍。

泰克完善的综合工具集包括数字调试和验证解决方案、模拟验证、一致性测试软件和设备检定解决方案，使您能够迅速高效地解决设计挑战。



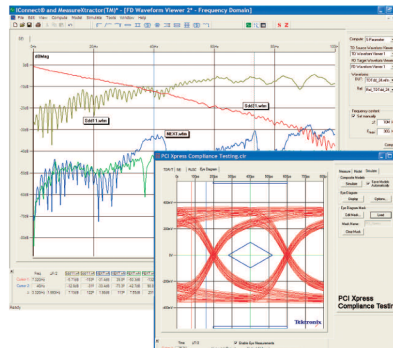
数字验证和调试

- PCI Express® v. 2.0 规范动态电源管理调试(L0s/L1)
- 事务层、数据链路层和物理层协议解码
- 链路训练和初始化调试
- 链路速度协商(PCI Express® v. 1.0 ↔ PCI Express® v. 2.0)
- 链路宽度协商(上行/下行)
- 跨总线分析, 全面查看系统



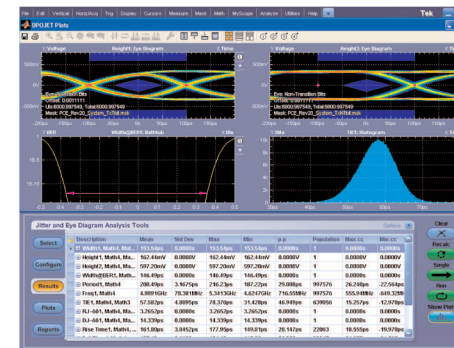
调试和设计检验

- 极限测试、压力测试和裕量测试
- 幅度、定时和抖动测量
- 接收机灵敏度和接收机容限测试



物理层链路分析

- 检定传输线损伤, 包括反射和传输损耗
- S参数测量, 对整个通道执行一致性测试, 包括电缆和连接器



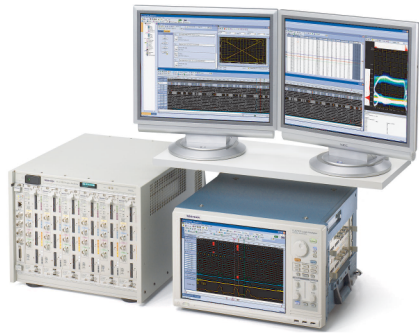
一致性测试

- 根据最新 PCI-SIG® 电气测试程序执行全面、可靠、快速 PCI Express® 测试
- PLL 回路带宽测试

泰克 PCI Express® 解决方案

■ 应用速查资料

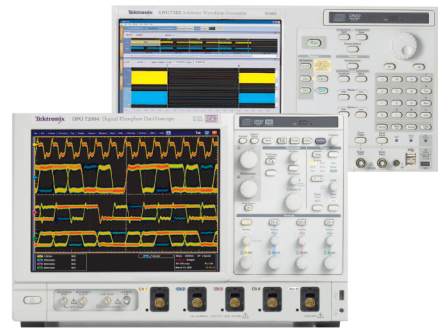
为事务层、链路层和物理层测试提供的最强大的、最完整的测试方案



数字验证和调试

TLA7000 逻辑分析仪和探头

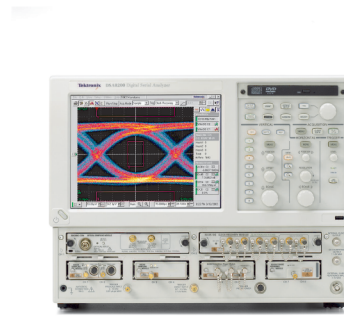
- 在 PHY 逻辑子层上为最多 16 条通路捕获 PCI Express® v. 2.0 数据
- 为非常难以调试的 ASPM 提供了强大的解决方案
- 仅 10–12 个快速训练序列 (FTS) 即完成 bit 锁定
- 时间相关跨总线分析及数字 / 模拟数据相关, 全面查看系统
- 最优秀的 PCI Express® v. 2.0 探测技术: 中间总线、插槽插补器和焊接技术



调试和设计检验

DPO/DSA70000B 示波器、AWG7000B 信号发生器和分析软件

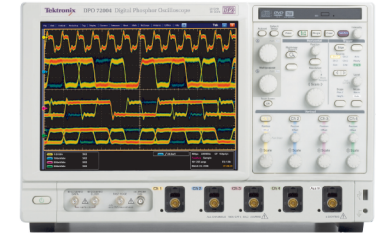
- 最高的带宽, 可以捕获高达 8GT/s 信号的五次谐波
- 在全部 4 条通道上实现优异的性能, 支持差分参考时钟和数据测量
- DPOJET 分析软件分解抖动, 把随机抖动与确定性抖动 (周期抖动、时钟抖动和数据相关抖动) 分开
- 突破性的任意波形发生器 DAC 性能, 为执行接收机极限测试和压力测试生成实际环境信号
- SerialXpress: 业内唯一直接生成直接合成接收机测试信号的串行数据信号创建工具



物理层链路分析

DSA8200 系列和 IConnect 软件

- 串行数据网络分析: 时域反射计 (TDR), 执行 S 参数测量、信号互连验证和一致性测试
- 性能最高的全面集成式 TDR 解决方案
- 最高的信号保真度, 优秀的测量精度和可重复性
- 使用最简便、最经济的串行数据网络分析 (SDNA) 解决方案
- 抖动和噪声分开, 准确地推断 BER 和眼图轮廓



物理层一致性测试

DPO/DSA70000B 示波器和 DPOJET 抖动和眼图分析软件

- 示波器和软件, 对 PCI Express® 设计全面执行物理层一致性测试
- 能够不需使用外部探头, 执行要求同时采集参考时钟和数据信号的 “Dual Port” 测试方案
- 拥有足够的记录长度, 能够满足 PCI Express® v. 2.0 测试规范, 在一次采集捕获 100 万 UI 的解决方案
- 兼容 PCI-SIG® 一致性测试要求

www.tektronix.com.cn/pci_express

版权 ©2009, 泰克公司。泰克公司保留所有权利。泰克公司的产品受美国和国际专利权保护, 包括已发布和尚未发布的产品。以往出版的相关资料信息由本出版物的信息代替。泰克公司保留更改产品规格和定价的权利。TEKTRONIX 和 TEK 是泰克公司的注册商标。所有其他相关商标名称是各自公司的服务商标或注册商标。

01/09 JS/WWW

55C-18685-8

Tektronix